

AD9144 模块常问问题：

问题一：fmcAD9144 模块从 jp2 送入 AD9516 的时钟信号需要多大幅值的？1.8V 够吗？

答：一般 JP2 的时钟幅值为 1.5V。1.8V 也是可以的。

问题二：有没有大于 500M 采样率的 AD 模块？

答：大于 250M 以上采样率的 AD 模块，都是受限制的器件。本公司提供的最高采样率的 AD 是 125M 的。

问题三：AD 模块的精度可以达到多少？

答：本公司提供的 AD 模块，其精度最高是 14 位，不同产品精度是不同的，注意区分。

问题四：AD9144 JESD204B 接口代码，这个商品是在哪个平台上实现的？

答：目前在 KC705 平台实现，使用的是 FMC HPC 接口。实际上，只要有 HPC 接口和一个 SMA 时钟管脚，均可以使用此平台。

问题五：AD9144 板子 FMC 接口电压值 VADJ 一般为多大？

答：2.5V

AD9144 以及其他高速 AD DA 产品交流汇总贴：

【问题 1.1】有没有大于 500M 采样率的 AD 模块？

答：大于 250M 以上采样率的 AD 模块，都是受限制的器件。本公司提供的最高采样率的 AD 是 125M 的。

【问题 1.2】AD 模块的精度可以达到多少？

答：本公司提供的 AD 模块，其精度最高是 14 位，不同产品精度是不同的，注意区分。

【问题 1.3】AD9144 JESD204B 接口代码，这个商品是在哪个平台上实现的？

答：目前在 KC705 平台实现，使用的是 FMC HPC 接口。实际上，只要有 HPC 接口和一个 SMA 时钟管脚，均可以使用此平台。